

Cryptography Engineering

(Sicherheit und Kryptographie)

www-crypto → Registrierung

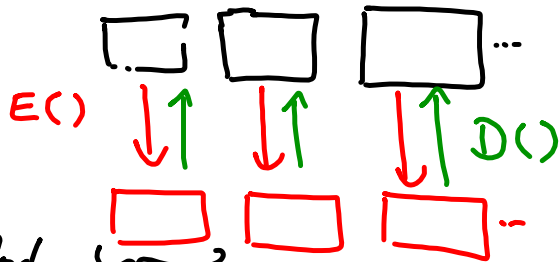
Übungen, u.a. Implementierung

openssl, PAR1/gP



Symmetrische Kryptoverfahren

Blochchiffren



Block
Länge: 64, 128,
oder 256 Bit

Stromchiffren



Stromchiffren:

\oplus

x	y	$x \oplus y$
0	0	0
0	1	1
1	0	1
1	1	0

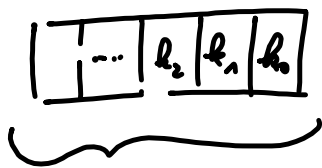
$x\bar{y} \vee \bar{x}y$

Message m
 ciphertext c
 key k

$m \oplus k = c$

$m \oplus \underbrace{k \oplus k}_0 = c \oplus k$

Achtung:
 $c \oplus m = k$



Startzustand
= geheim

Schlüssel K

Keystream
möglichst weit erst
ab späterer Stelle
verwendet

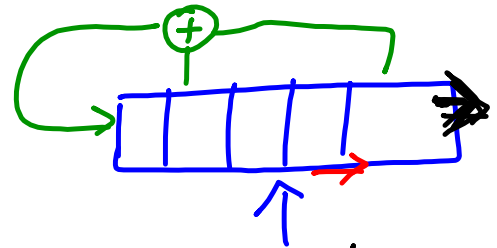
RC4: erste 1024
Bits nicht
verwenden

↑
heute generell?
unsicher

verwendbare Stromchiffren:

ESTREAM-Projekt

z.B.
 Trinium
 Grain v 1



LFSR = linear. feedback shift register

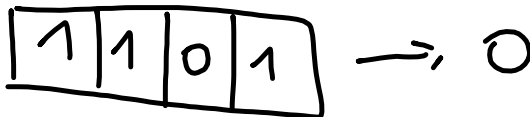
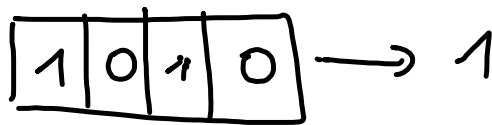
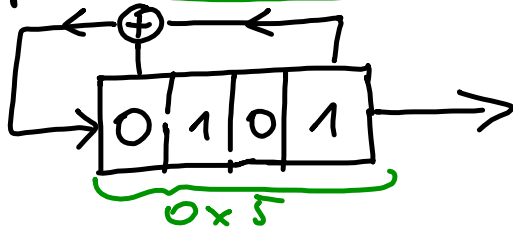
linear : lineare Gleichungen

$$x_1 \oplus x_2 \oplus x_3 \text{ nicht } x_1 \oplus x_2 \oplus x_3$$

Grad 1

Grad 2

Beispiel: $1001 \rightarrow 0x9$



Übung:
Wann Anfangs-
zustand wieder
erreicht?

15 Werte

{	1010	1100	
	1000	111	
	1010	1101	

$2^n - 1$ Werte bis periodisch

ist Idealfall

Übung: LFSR - Implementierung

Format: hexadezimal für
Design / Startzustand des LFSR

Stromschiffre : n LFSRs + Nichtlinearität

